

Hoang Thach Nguyen

Né le 3 novembre 1984.

Nationalité: Vietnamiennne.

Post-doc, Automatic Control Group, KTH School of Electrical Engineering.

Contact

Téléphone: +46 (0)7 00 47 01 90

Courrier: Automatic Control, KTH School of Electrical Engineering
Osquldas väg 10, Floor 6
SE-100 44 Stockholm, Sweden

E-mail: htnguyen@kth.se

Expériences

Février 2013 - Février 2014: Post-doc, Automatic Control Lab, KTH School of Electrical Engineering.

Mai 2012 - Août 2012: Post-doc, Equipe ISN, Imperial College.

Education

2008 - Mai 2012: Doctorat en informatique, LIAFA, Université Paris 7.

Directeur de thèse: Jean Mairesse.

2007-2008: Master 2 de recherche en informatique (MPRI), École Polytechnique.

2007-2008: Télécom-ParisTech (École Nationale Supérieure des Télécommunications).

2004-2007: École Polytechnique.

Compétences

Langues: Anglais, Français, Vietnamien (langue maternelle).

Informatique: C++, C, Java, \LaTeX , Linux.

Domaines de recherche

Systèmes à événements discrets (réseaux de files d'attente, réseaux de Petri, réseaux de Petri stochastiques); algorithmes distribués (randomisés), multi-armed bandits.

Publications

Reuves internationales avec comité de lectures

"Synthesis and Analysis of Product-form Petri Nets" (with S. Haddad and J. Mairesse). *Fundamenta Informaticae*, à paraître.

"Deficiency Zero Petri Nets and Product-form" (with J. Mairesse). *Fundamenta Informaticae*, vol. 105, n. 3, p. 237-261, 2010.

Conférences internationales avec comité de lectures

“Synthesis and Analysis of Product-form Petri Nets” (with S. Haddad and J. Mairesse). In *Petri Nets 2011*, LNCS, Springer-Verlag, 2011.

“Deficiency Zero Petri Nets and Product-form” (with J. Mairesse). In *Petri Nets 2009*, LNCS 5606, p. 103-122, Springer-Verlag, 2009.

Thèse de doctorat

“Réseaux de Petri stochastiques à forme produit”. Présentée et soutenue le 18/04/2012.

Honneur

Outstanding paper award, à la conférence *Petri Nets 2011*.

Présentations

Synthesis and Analysis of Product-form Petri Nets

Réunion du GdR RdP, LIPN, Paris, May 6, 2011.

Deciciency Zero Petri Nets and Product-form

Séminaire TREC, INRIA, Paris, November 4, 2010.

Séminaire 68NQRT, IRISA, Rennes, July 2, 2009.

30th International Conference on Applications and Theory of Petri Nets and Other Models of Concurrency, Paris, Juin 25, 2009.

Enseignements

Université Paris 7

2011 - 2012:

Systèmes, chargé de TD et de TP.

Projet de programmation, chargé de TP.

Programmation Java, chargé de cours-TD.

2010 - 2011: Automates finis, chargé de TD et de TP.

2009 - 2010: Automates finis, chargé de TD et de TP.

2008 - 2009: Programmation Java, chargé de TP.