

Schema för E4 P1

v36	Måndag	3/9	Tisdag	4/9	Onsdag	5/9	Torsdag	6/9	Fredag	7/9	v36
8:00			F DatFk		F Medi		F DatFk				8:00
9:00			E2		E1		E2				9:00
10:00							Ö DatFk		F VHDL		10:00
11:00					F DatFk		E32-33		Q2		11:00
12:00					D3						12:00
13:00			L0 VHDL								13:00
14:00					F Proj				F Proj		14:00
15:00	F VHDL				F1				F1	F Medi	15:00
16:00	B1								Ö Proj	M1	16:00
17:00											17:00
18:00											18:00
v37	Måndag	10/9	Tisdag	11/9	Onsdag	12/9	Torsdag	13/9	Fredag	14/9	v37
8:00			F DatFk				L DatFk				8:00
9:00			E2				XQ6				9:00
10:00			F Proj		F VHDL				F VHDL		10:00
11:00			Q1		E2				D3		11:00
12:00	F Proj										12:00
13:00	Q1		Ö Proj	L1 VHDL	Ö DatFk				L DatFk		13:00
14:00					B22, L42	F Medi			XQ8	F Medi	14:00
15:00					L DatFk	F1	F Proj			M1	15:00
16:00	Ö Proj				XQ6		F2				16:00
17:00											17:00
18:00											18:00
v38	Måndag	17/9	Tisdag	18/9	Onsdag	19/9	Torsdag	20/9	Fredag	21/9	v38
8:00			F DatFk				L DatFk				8:00
9:00			E2				XQ6				9:00
10:00			F Proj						F VHDL		10:00
11:00			Q1						D3		11:00
12:00											12:00
13:00			Ö Proj	L1 VHDL	Ö DatFk		F Proj		L DatFk		13:00
14:00				forts.	V23, 33	F Medi	F1		XQ8	F Medi	14:00
15:00					L DatFk	F1				M1	15:00
16:00					XQ6		Ö Proj				16:00
17:00											17:00
18:00											18:00
v39	Måndag	24/9	Tisdag	25/9	Onsdag	26/9	Torsdag	27/9	Fredag	28/9	v39
8:00			F DatFk				L DatFk				8:00
9:00			D3				XQ6				9:00
10:00			F Proj		Ö DatFk				F VHDL		10:00
11:00			Q1		Q23-24				D3		11:00
12:00											12:00
13:00			Ö Proj	L2 VHDL							13:00
14:00					F Medi	F Proj			F Medi		14:00
15:00	L DatFk				F1	Q1			M1		15:00
16:00	XQ6				Ö Proj						16:00
17:00											17:00
18:00											18:00
v40	Måndag	1/10	Tisdag	2/10	Onsdag	3/10	Torsdag	4/10	Fredag	5/10	v40
8:00			F DatFk	L2 VHDL			F DatFk				8:00
9:00			E2	forts.			E2				9:00
10:00			Ö DatFk				Ö DatFk		F VHDL		10:00
11:00			D31-32				D31, 34		D3		11:00
12:00					F Proj						12:00
13:00					D1						13:00
14:00			F Proj		F Medi		L DatFk		F Medi		14:00
15:00	L DatFk				F1		XQ8		F1		15:00
16:00	XQ6		Ö Proj		Ö Proj						16:00
17:00											17:00
18:00											18:00
v41	Måndag	8/10	Tisdag	9/10	Onsdag	10/10	Torsdag	11/10	Fredag	12/10	v41
8:00			F DatFk	L3 VHDL							8:00
9:00			E2								9:00
10:00			F Proj						F VHDL		10:00
11:00			Q1						D3		11:00
12:00					F Proj						12:00
13:00			Ö Proj		D1				L DatFk		13:00
14:00					F Medi	Ö DatFk				F Medi	14:00
15:00	L DatFk				F1	V11, 21				F1	15:00
16:00	XQ6				L DatFk	Ö Proj	Ö Proj				16:00
17:00											17:00
18:00											18:00
19:00											19:00
v42	Måndag	15/10	Tisdag	16/10	Onsdag	17/10	Torsdag	18/10	Fredag	19/10	v42
8:00			L4 VHDL								8:00
9:00			L DatFk								9:00
10:00				F Proj							10:00
11:00				Q1							11:00
12:00											12:00
13:00			Ö Proj								13:00
14:00											14:00
15:00											15:00
16:00											16:00
17:00											17:00